

程序烧录指导书

基于win7 64位旗舰版操作系统

2015/05/25

MXCHIP[®]

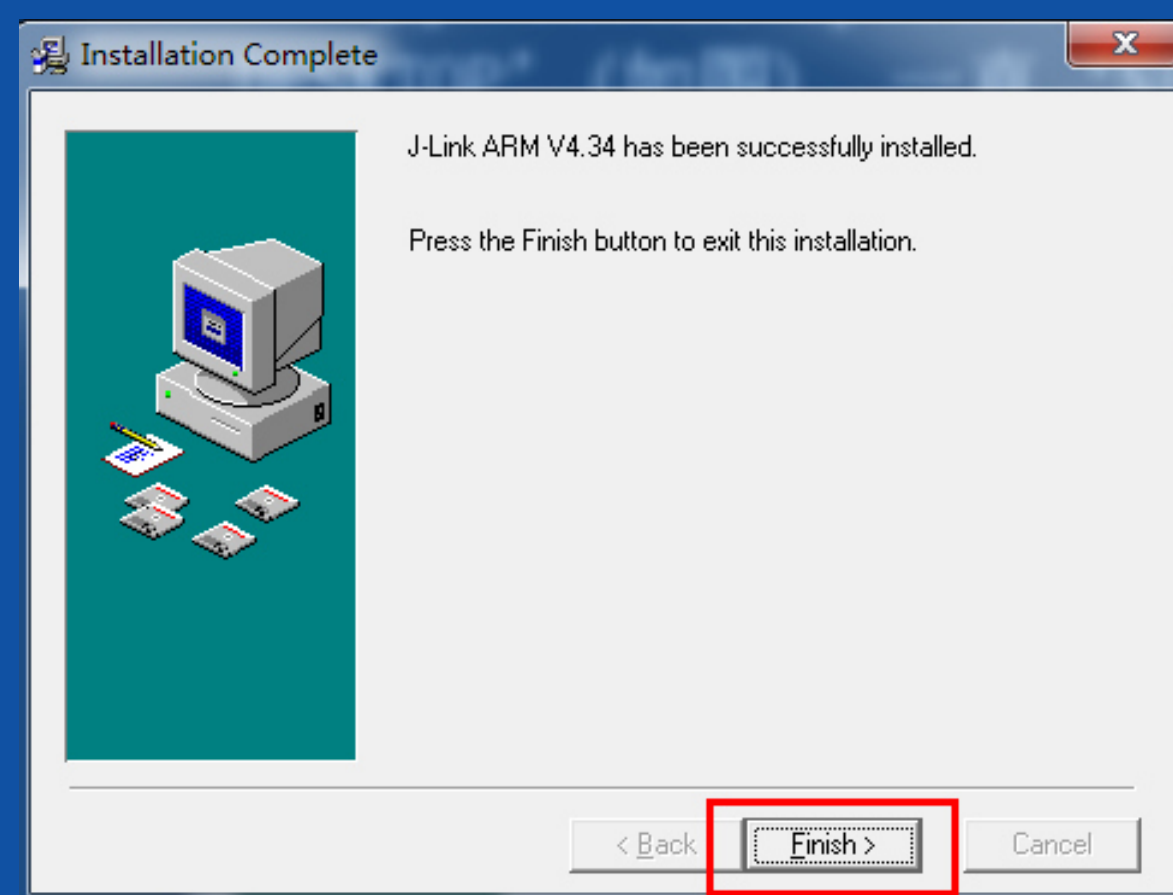
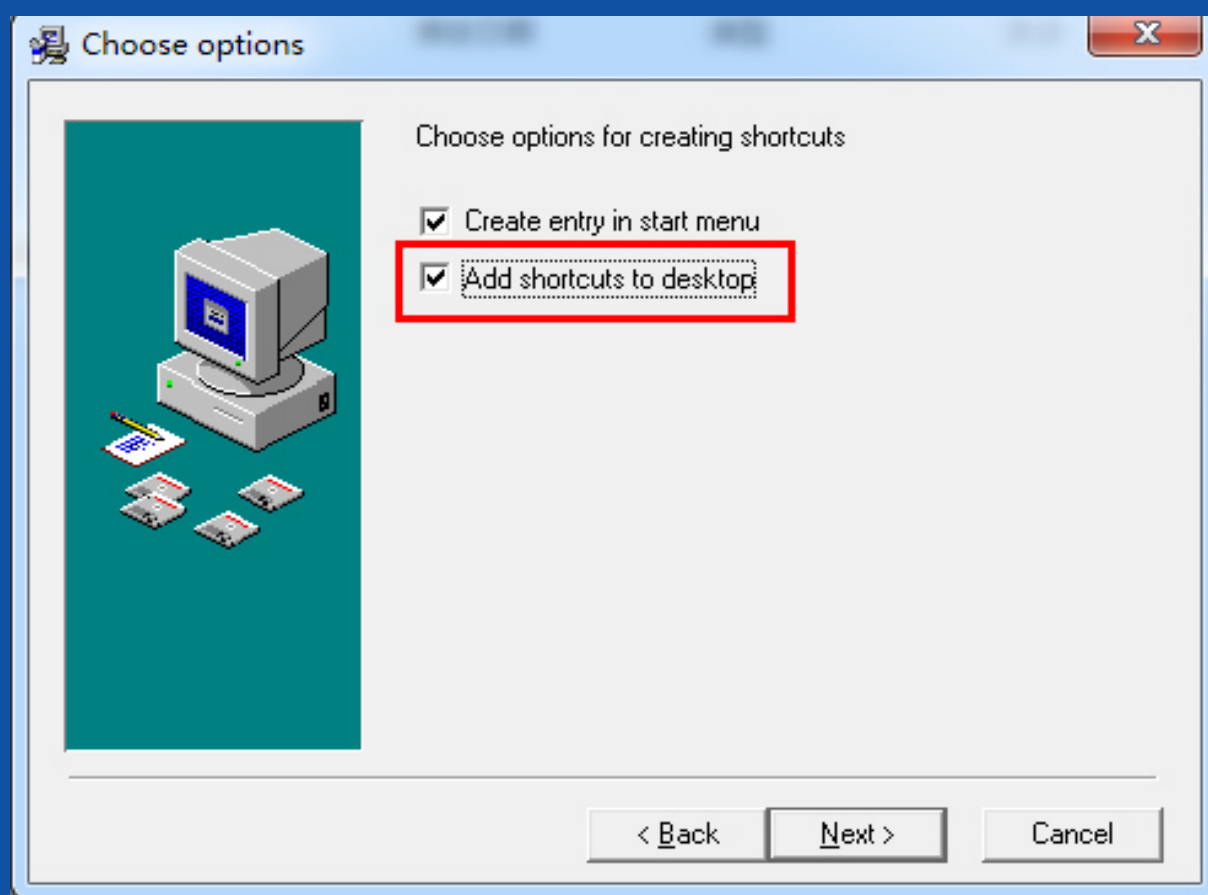
目录

- 软件安装
- 工装连接
- 程序烧录
- 测试



● 软件安装

- 1.0 打开‘1. 烧录程序’文件夹，再打开‘驱动与程序’文件夹，将里面‘Setup_JLinkARM_V428c’解压，得到安装程序。双击安装程序，弹出对话框，点击‘YES’，继续点‘NEXT’，到‘Choose options’的时候勾选‘Add shortcuts to desktop’（如图），一直‘NEXT’到最后‘Finish’。安装完毕如图所示。



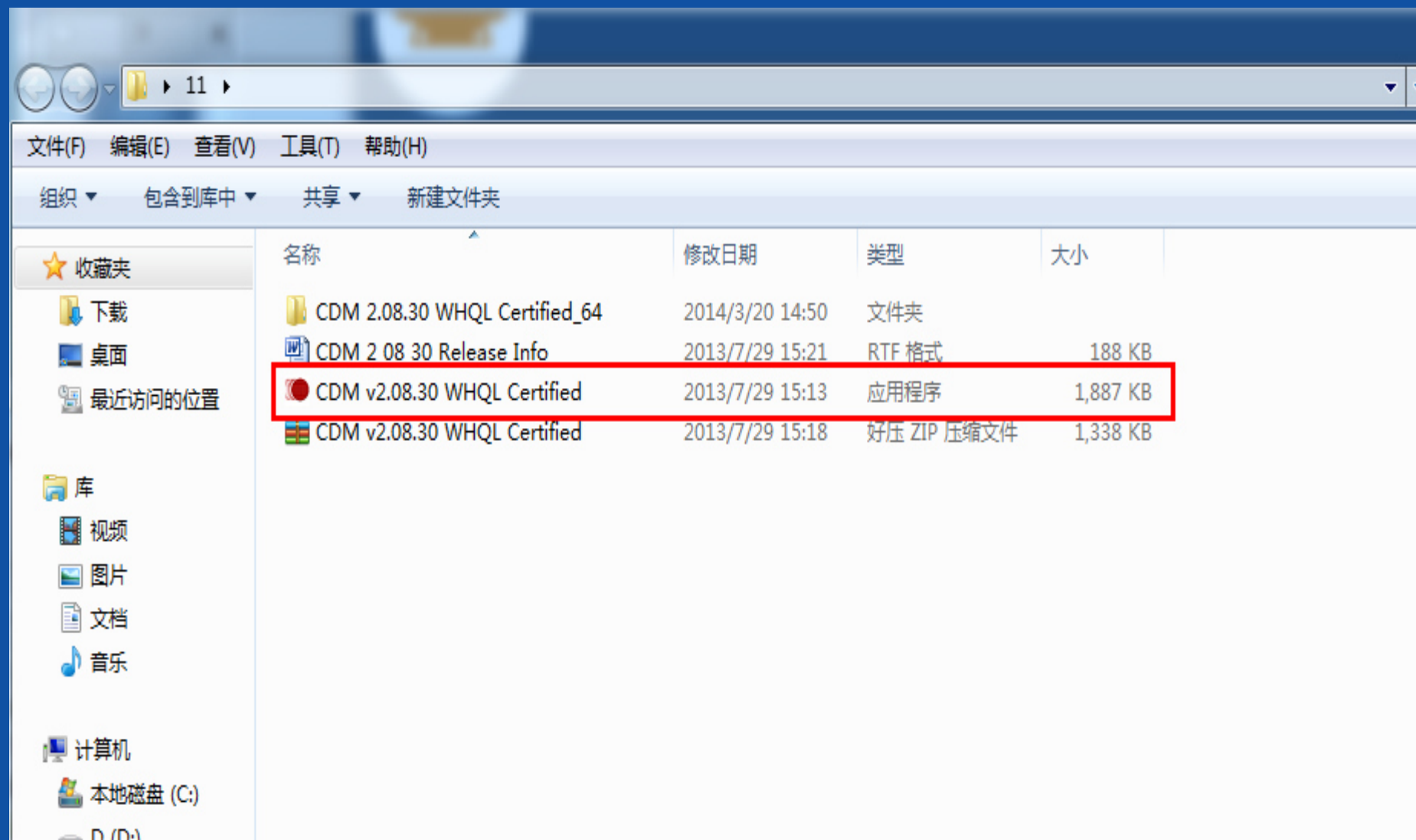


- 1.1把J-link的usb端连接至计算的usb端，右键‘计算机’，选择‘属性’，选择‘设备管理器’，单击‘通用串行总线控制器’，我们可以看到‘J-Link driver’，如图所示，则表示J-LINK软件安装成功。



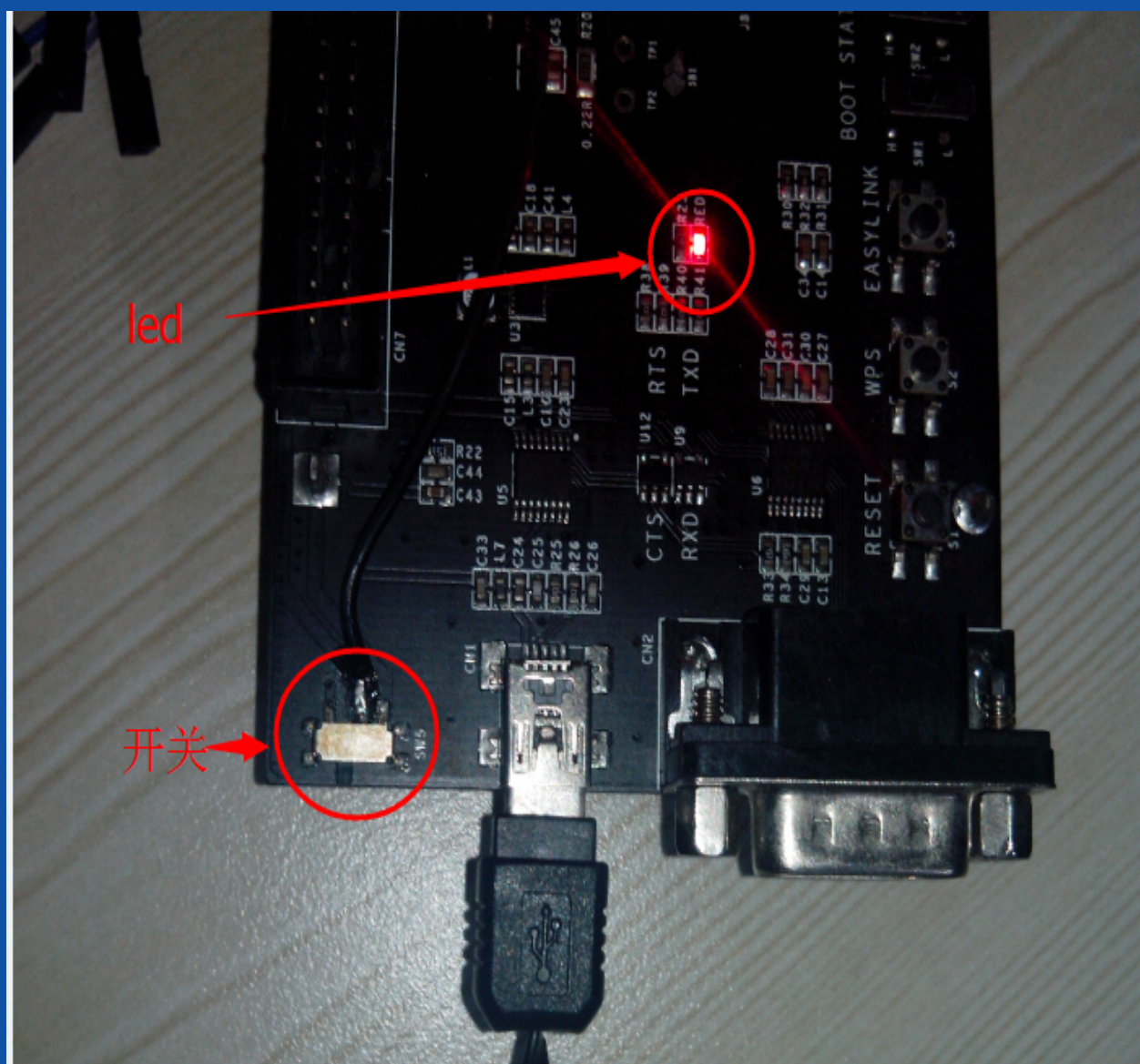


- 2.0 打开‘驱动与程序’文件夹，解压‘CDM 2.08.30 WHQL Certified_64’文件，得到‘CDM v2.08.30 WHQL Certified’应用程序如图（已标出），双击该应用程序然后跳出对话框选中‘EXTRACT’，点击‘下一步’，再点击‘完成’，安装完毕。



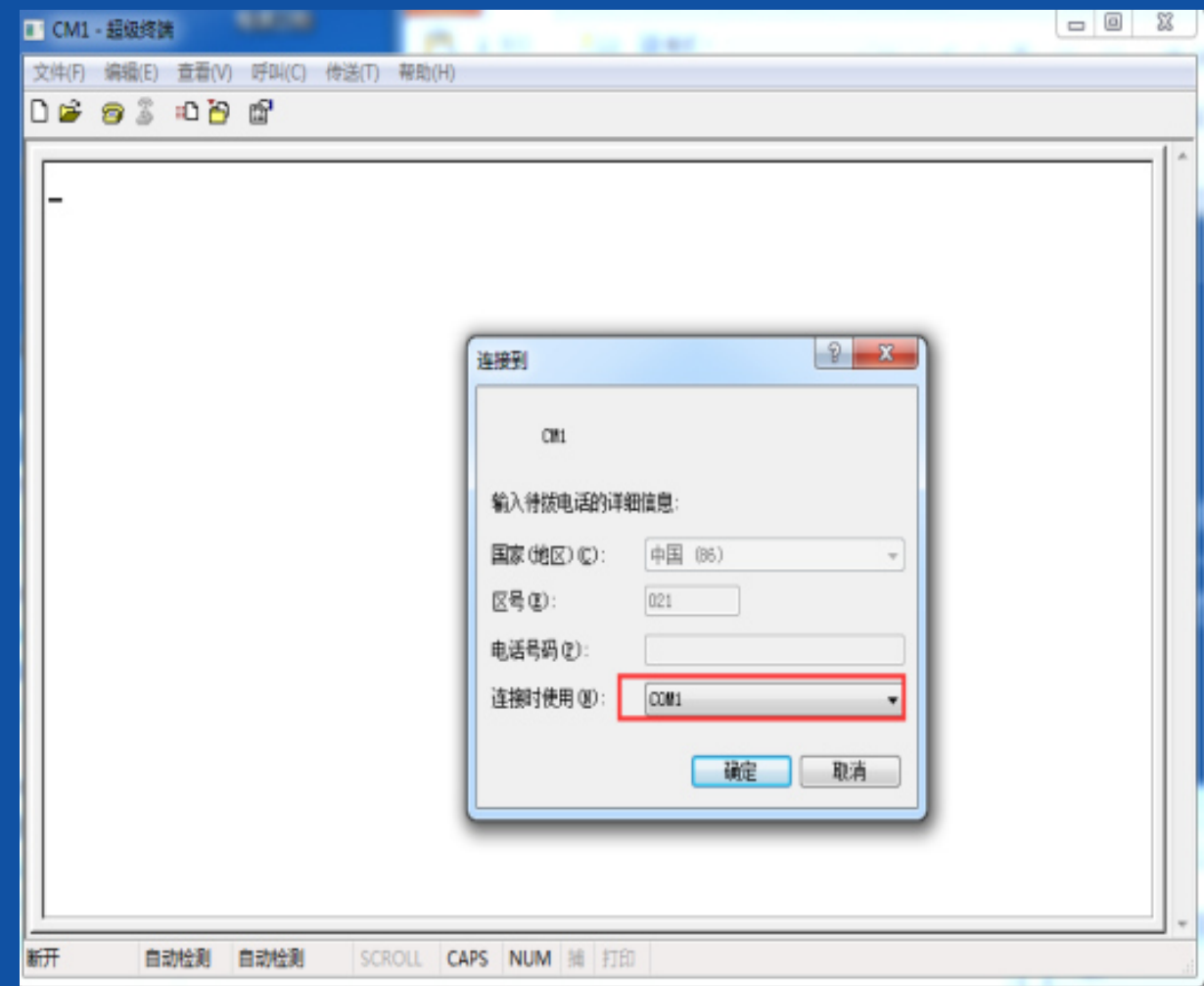
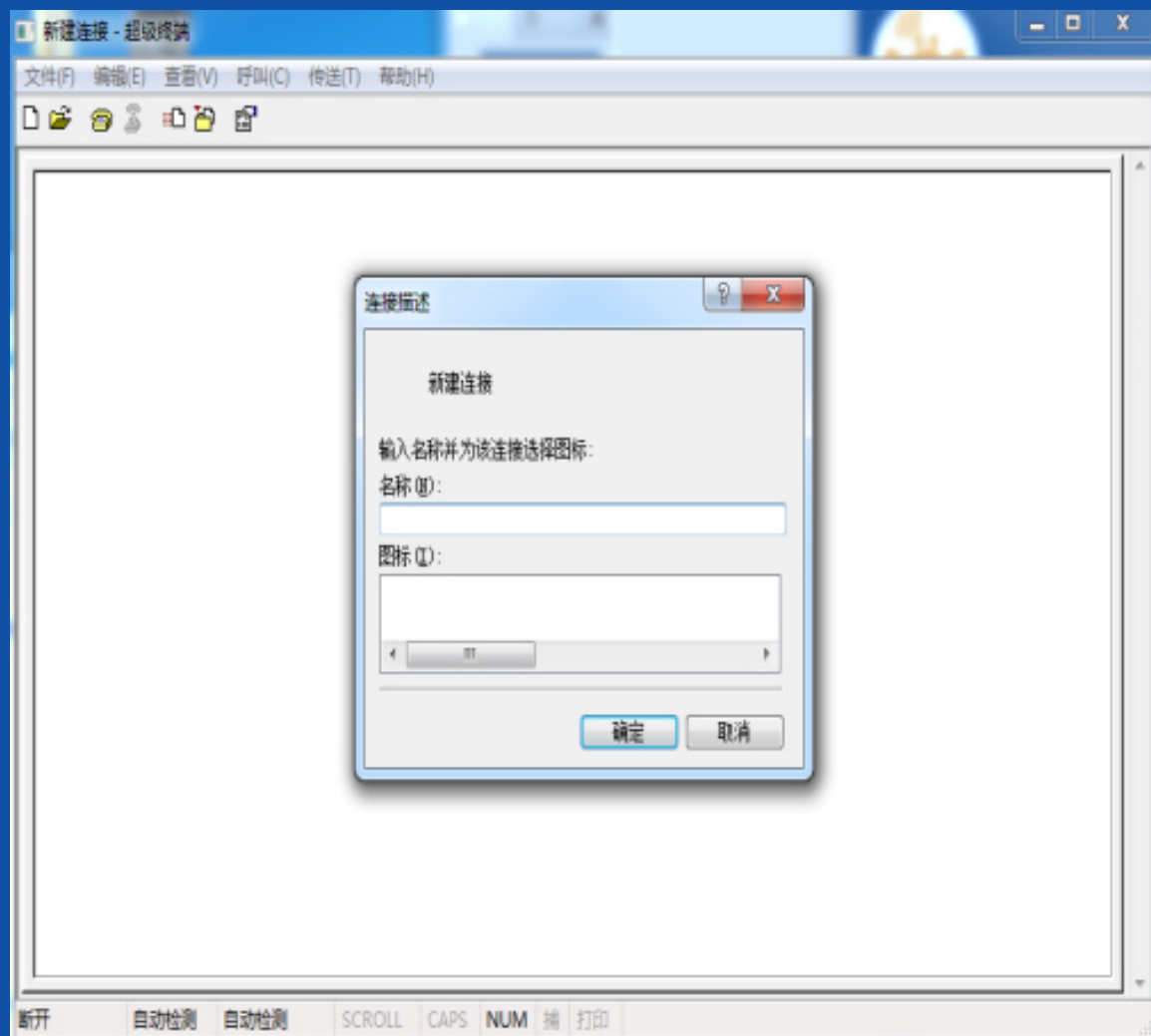


- 2.1 把开发板连接到电脑usb, led亮起红灯, (未亮则把标示出来的‘开关’往外拨。直到红灯正常) 如图所示, 然后如步骤2.0打开‘设备管理器’点击‘端口 (COM和LPT)’, 查看有‘USB Serial Port (COMX)’ X代表数字, 不同电脑X不一样, 如图所示, 则代表此驱动安装ok, 记住‘COMX’这个端口, 之后会用到。



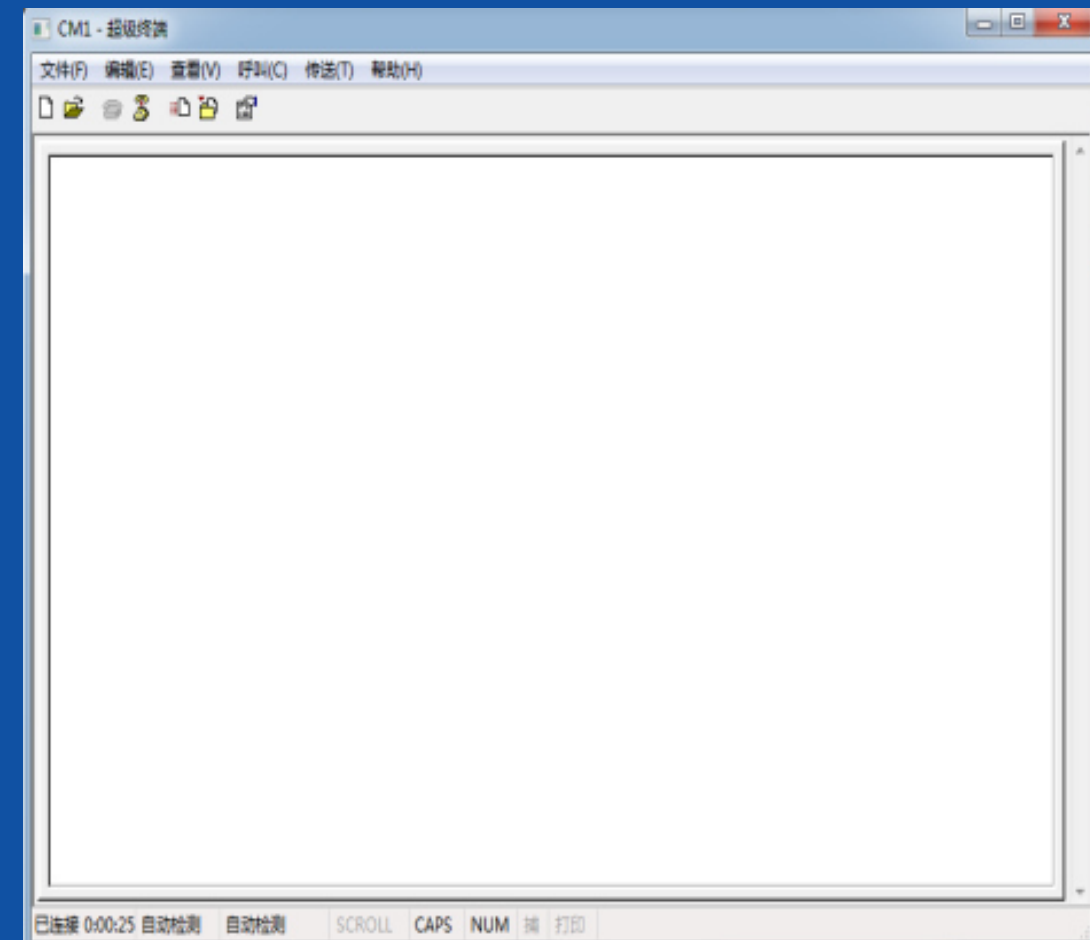
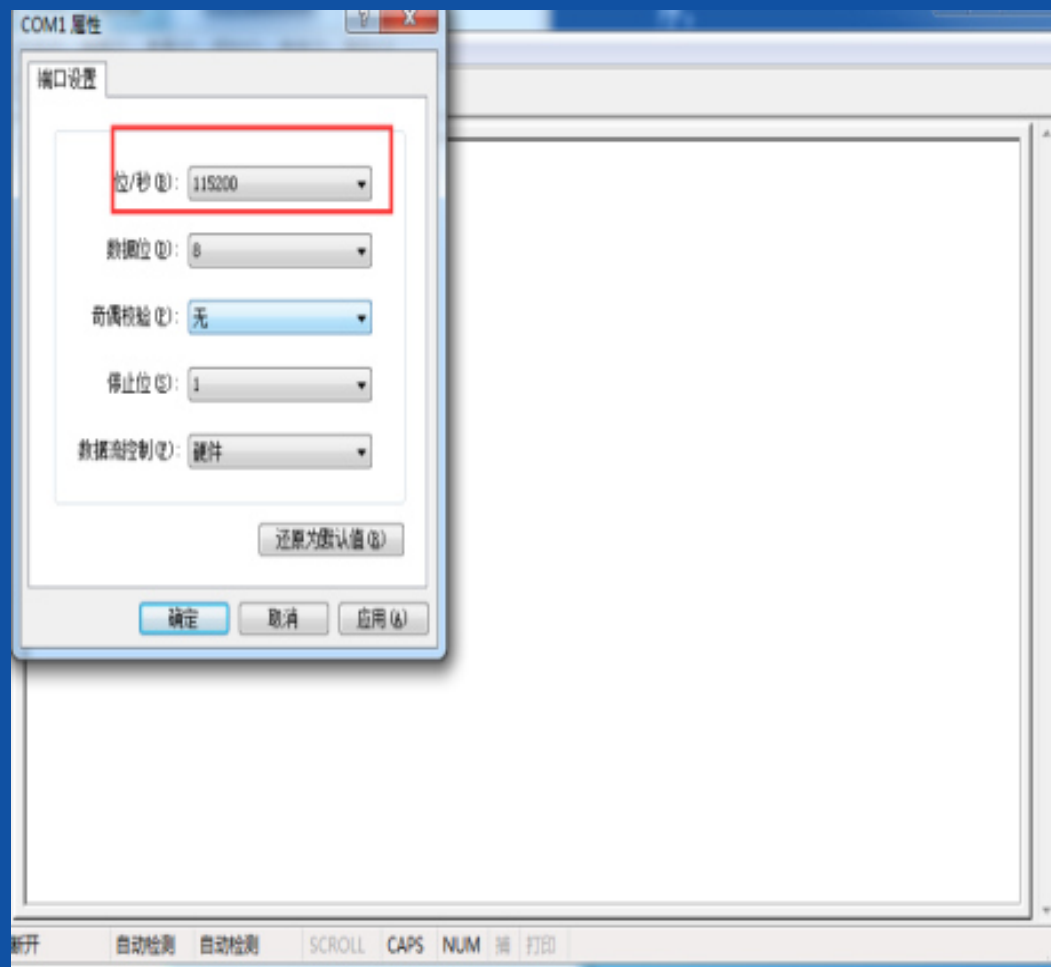


- 3.0检测软件安装 此时usb转TTL还与电脑相连，打开“超级终端1.0”文件夹，双击“hypertrm.exe”应用程序，如下图，在“名称”一栏填写CM1，然后确定，跳至下一个对话框，在“连接时使用”一栏选择上一步看到的COM口，我的是COM1就选择COM1。



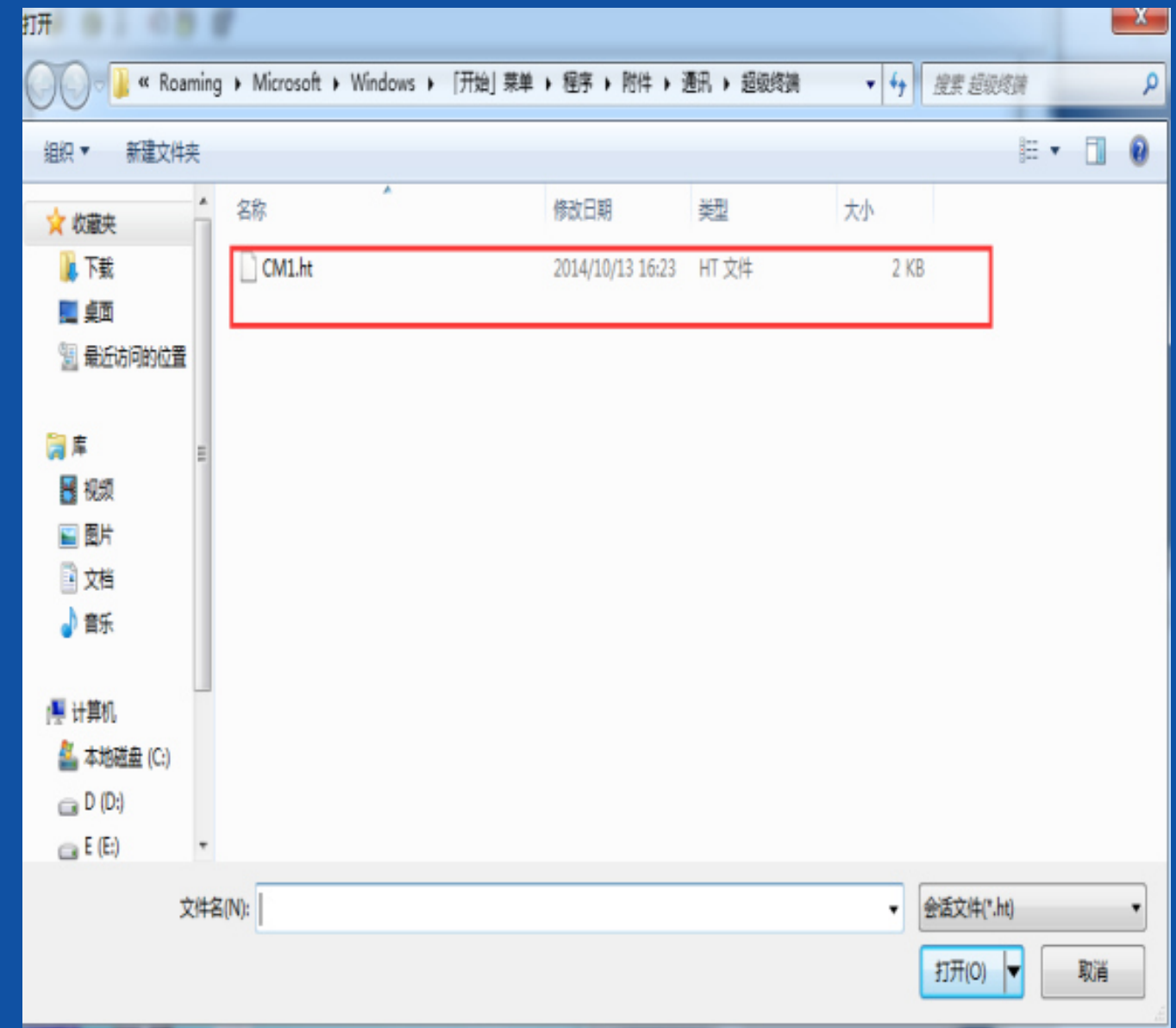
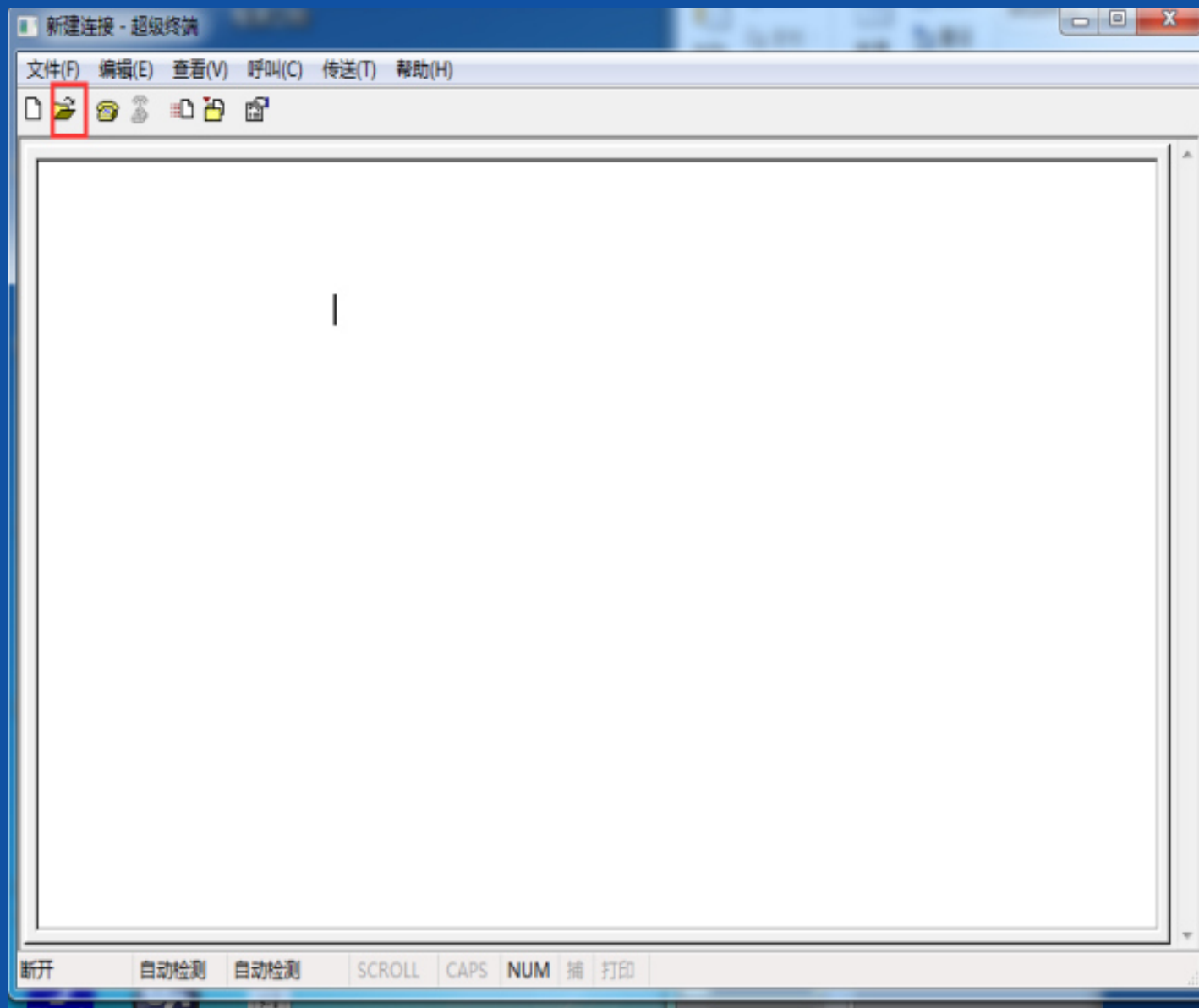


3.1 然后选择“确定”在“位/秒 (B)”中选择“115200”即可，点击“确定”，退出的时候选择关闭对话框，选择“断开连接”，保存该文件。在“数据流控制”一栏中选择“无”。





- 3.2下次启动的时候，直接关闭“连接描述”，打开文件夹如图，加载CM1就行，如图所示。



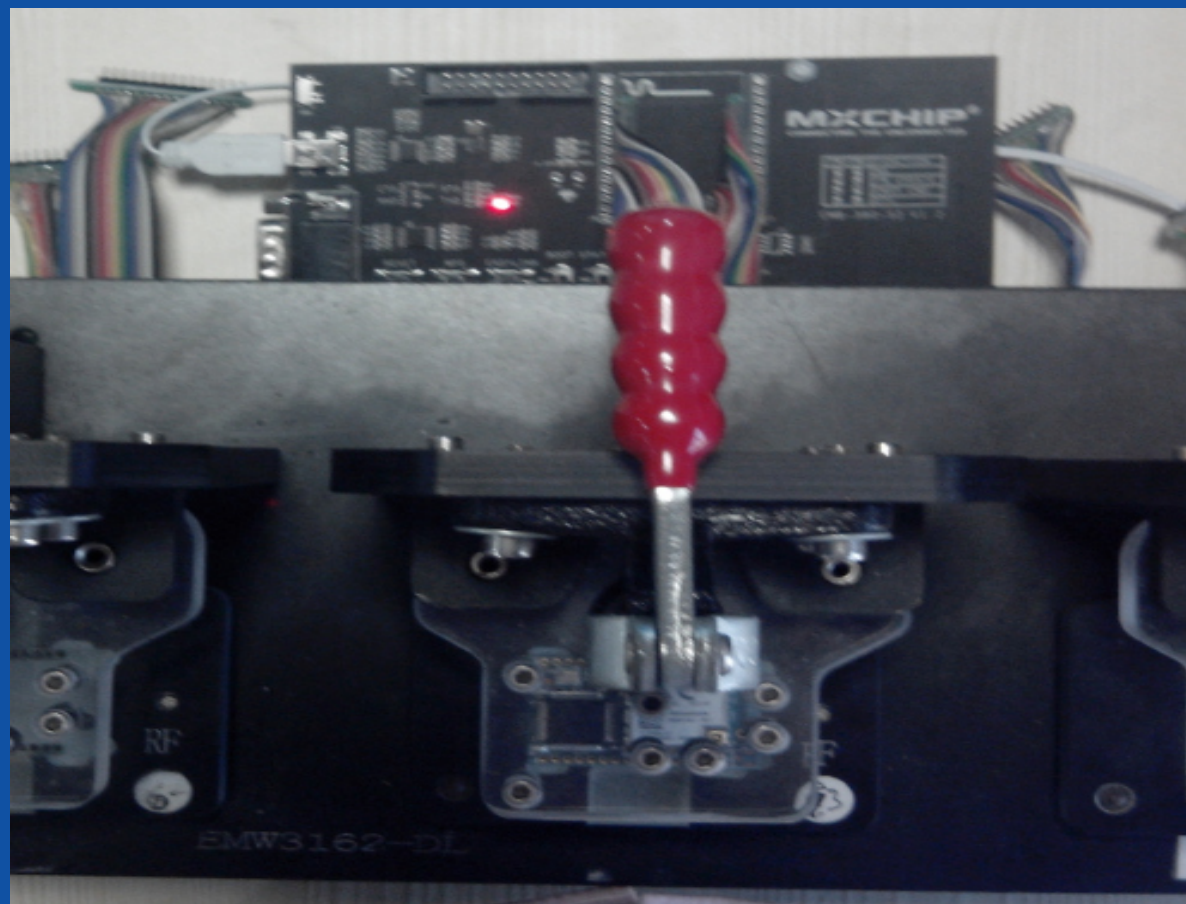


- 4.0 至此2个驱动程序已安装完毕。



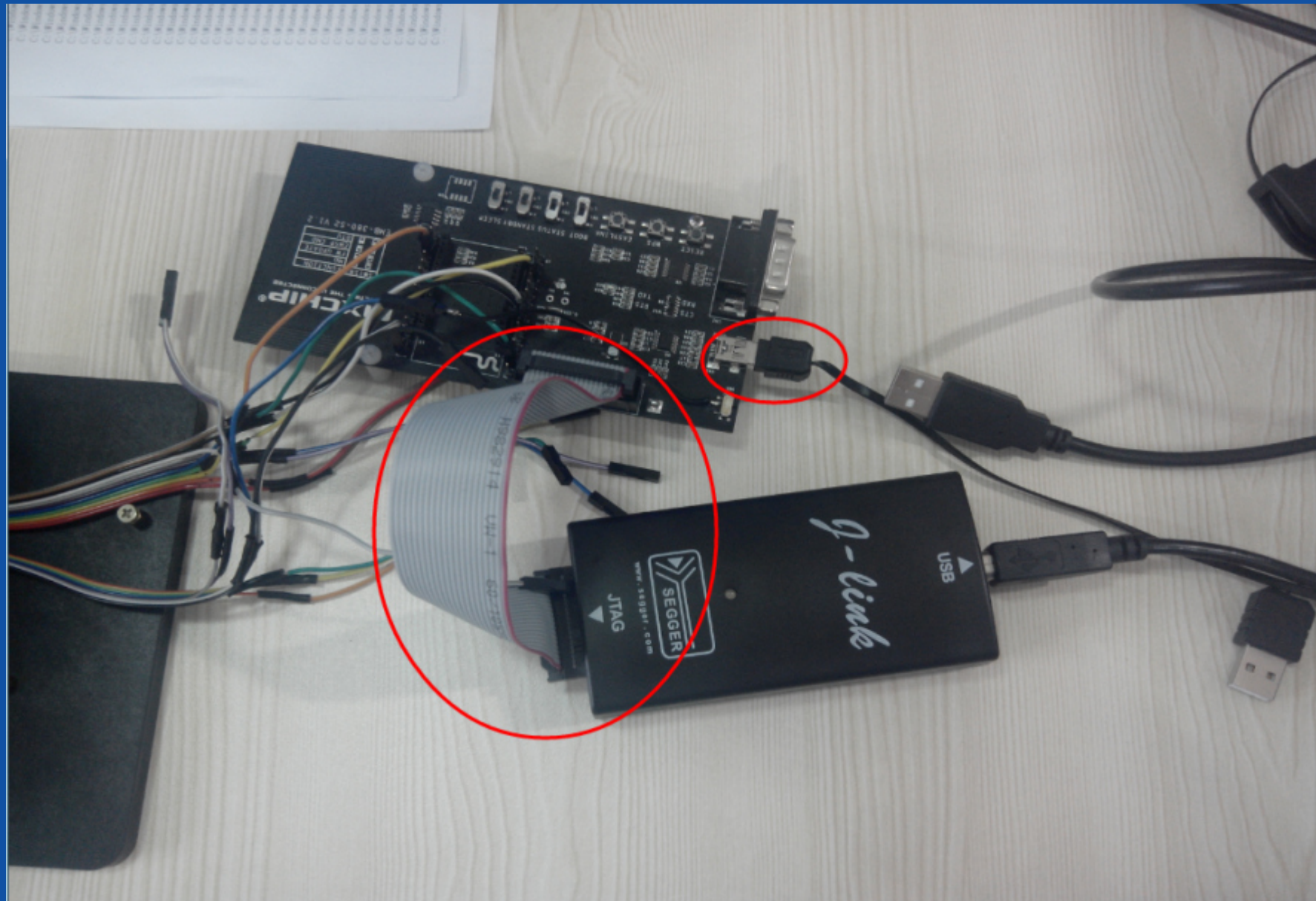
● 工装连接

- 1.0开发板与工装连接，注意：接线时从夹具的后面接线（如图）。开发板的放置方向（平行连接），分别连接好四个开发板。（详细介绍连接方式）线不能接错，必须一对一，再用万用表测试是否接触良好。





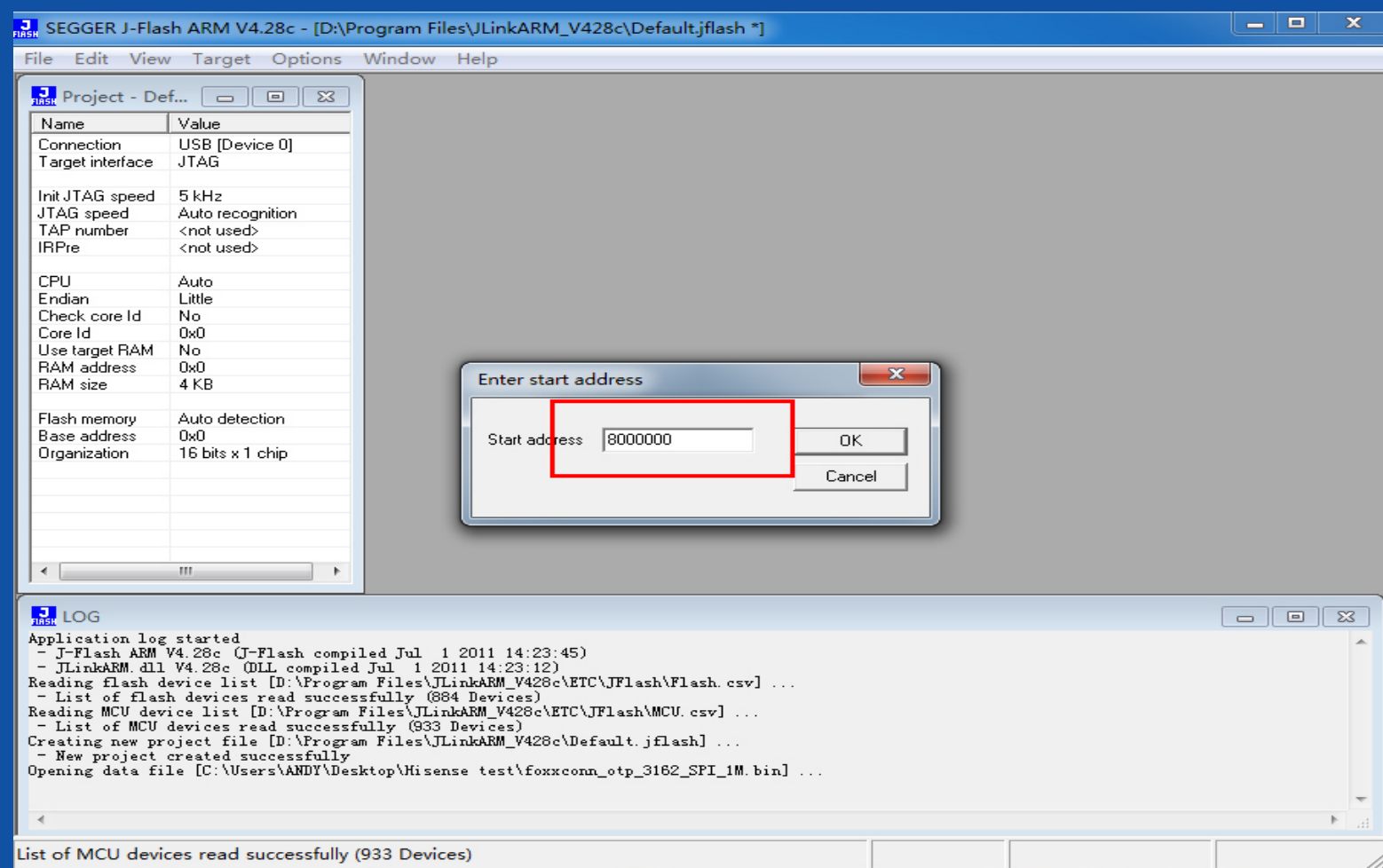
- 2.0把J-link上的排线与开发板排线插槽连接好（注意方向）；开发板的usb连接好并和j-link的usb分别连接到电脑上，如图所示。打开开发板上开关，红色led灯会亮起。





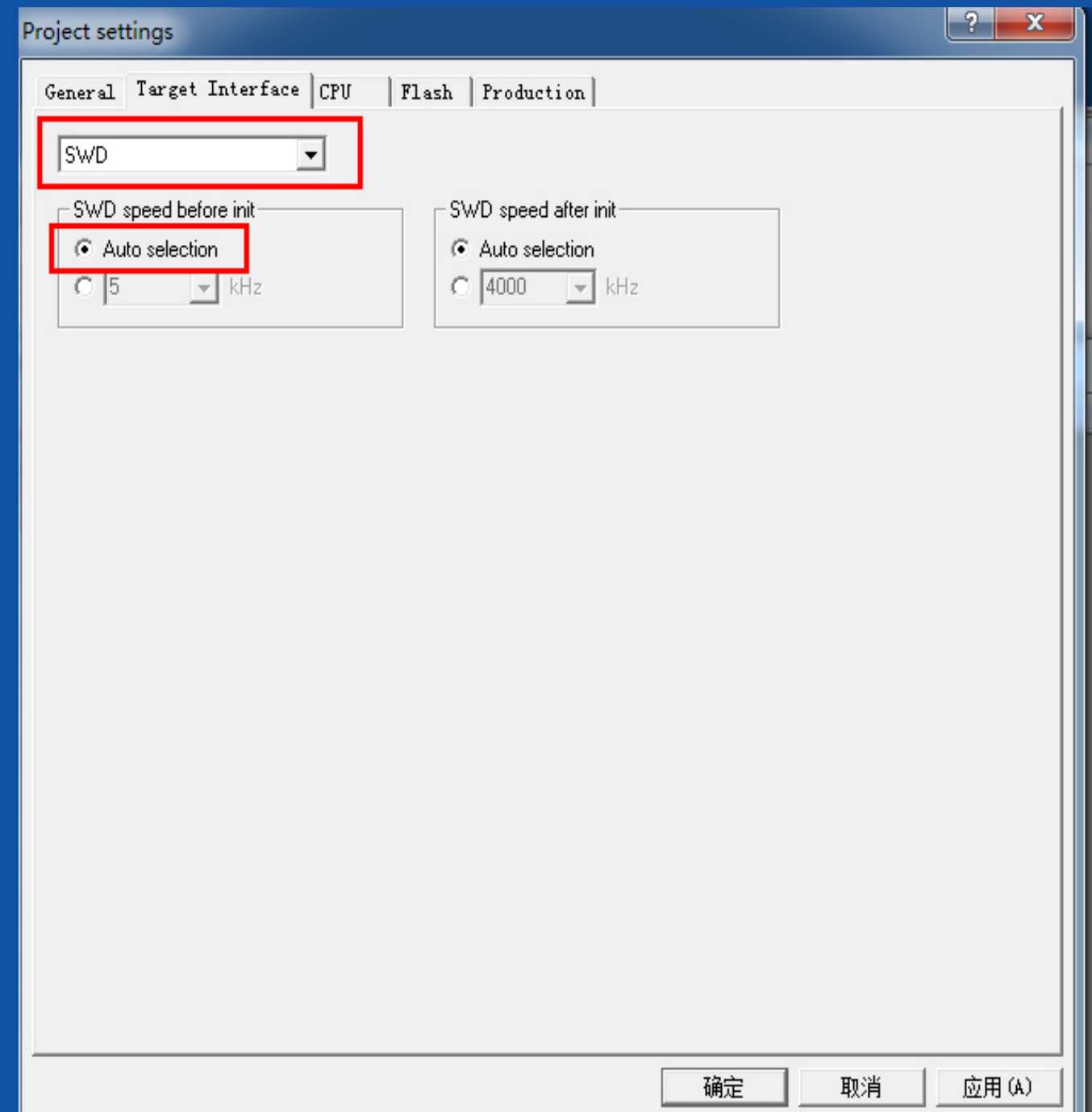
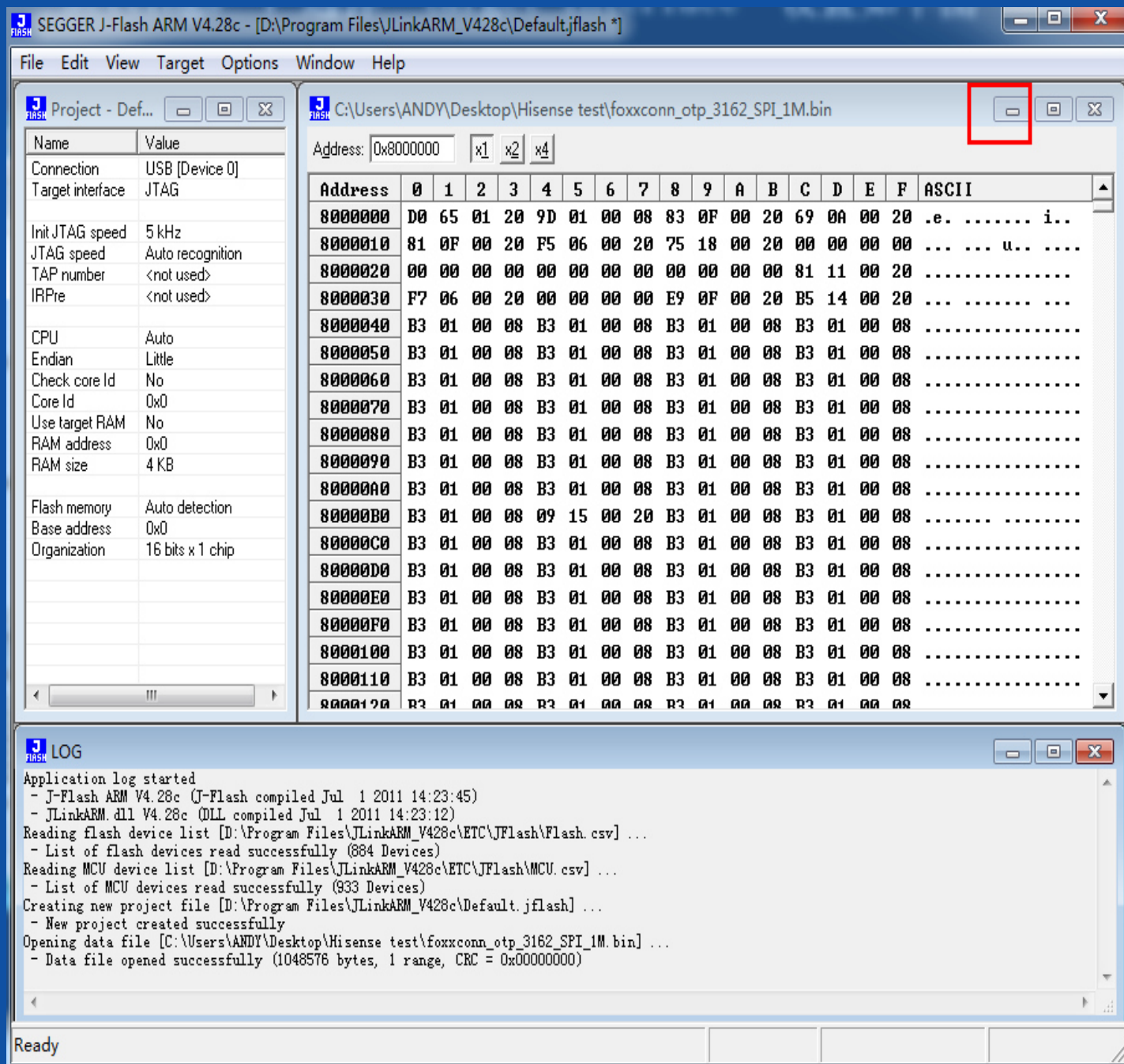
● 程序烧录

- 1.0 打开桌面快捷方式 ‘J-Flash ARM V4.28c’ 把 ‘1.烧录程序’ 文件夹中的 ‘ALINK_KELON_1062_AC@016’ (该程序为需要烧录的1M bin文件) 摁住左键不放拖入到 ‘J-Flash ARM V4.28c’ 的工作界面，则会提示 ‘start address’，填写8000000如图，选择 ‘OK’。



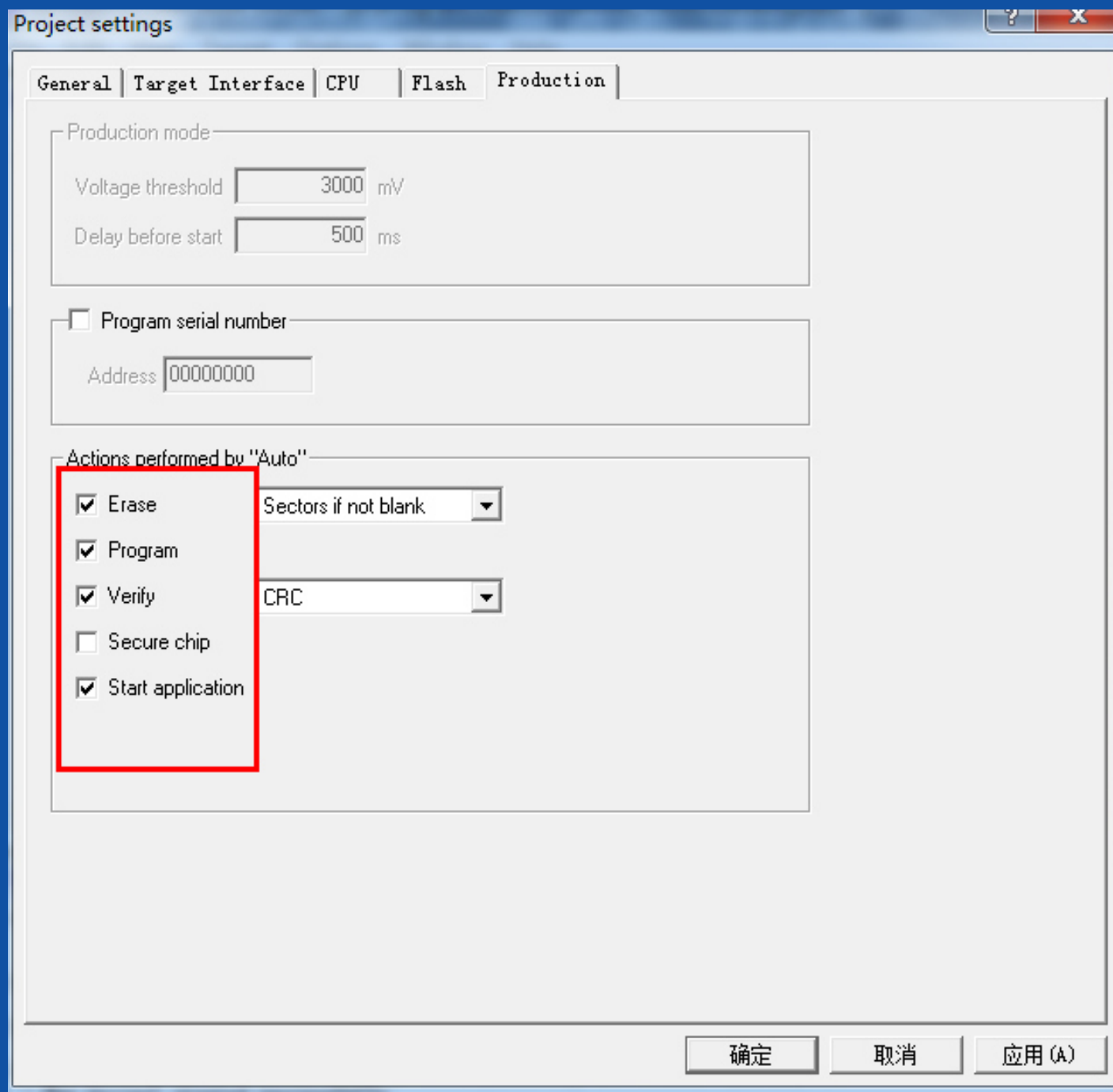
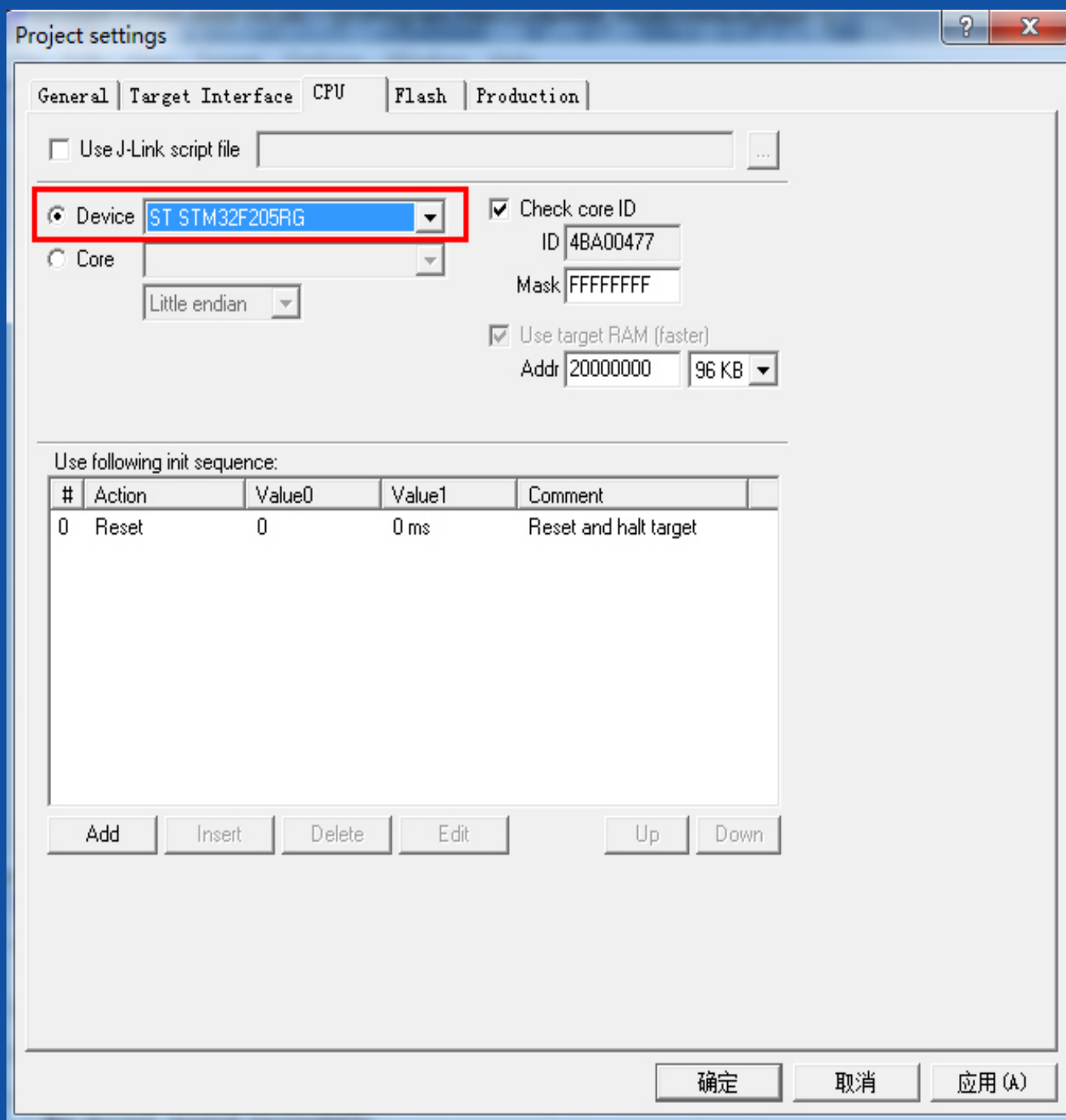


- 2.0选择‘OK’后会出现如下图所示，选择最小化窗口。已红色框出。然后键盘‘ALT+F7’组合键，跳出‘Project settings’，选择‘Target Interface’设置如下图所示





- 3.0 点击 ‘CPU’ 一栏选择如下图，在Device一栏选择 ‘ST STM32F205RG’，再点击 ‘Production’ 一栏中勾选如图 所示红框已标出。之后选择 ‘确定’。完成设置。





- 4.0至此则烧录程序开始，直接键盘快捷键‘F7’或者在‘Target’目录下选择‘AUTO’。则开始烧录程序，如图所示，烧录完成会提示finish。点击ok即可。

The screenshot displays the SEGGER J-Flash ARM V4.28c software interface. The main window shows a memory dump table with columns for Address, hex values, and ASCII. A 'J-Flash' dialog box is overlaid on the memory dump, displaying 'Programming in fast mode (With use of RAM)' and 'Programming @ address 0x08017C90' with a progress bar at 9%. The status bar at the bottom indicates 'Ready', 'Connected', 'Core Id: 0x00000000', and 'Speed: 2000 kHz'.

| Address | 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | A | B | C | D | E | F | ASCII |
|---------|----|----|----|-------|----|----|----|----|----|----|----|----|----|----|----|----|--------------|
| 8000000 | D0 | 65 | 01 | 20 | 9D | 01 | 00 | 08 | 83 | 0F | 00 | 20 | 69 | 0A | 00 | 20 | .e. i.. |
| 8000010 | 81 | 0F | 00 | 20 | F5 | 06 | 00 | 20 | 75 | 18 | 00 | 20 | 00 | 00 | 00 | 00 | u.. |
| 8000020 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 00 | 81 | 11 | 00 | 20 | |
| 8000030 | F7 | 06 | 00 | 20 | 00 | 00 | 00 | 00 | E9 | 0F | 00 | 20 | B5 | 14 | 00 | 20 | |
| 8000040 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000050 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000060 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000070 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000080 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 8000090 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000A0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000B0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000C0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000D0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000E0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 80000F0 | 01 | 00 | 08 | | | | | | | | | | | | | | |
| 8000100 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000110 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |
| 8000120 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | B3 | 01 | 00 | 08 | |



- 5.0或许会出现烧录失败的情况。此时可以尝试断电，重新使j-link和开发板与电脑连接。或者重启‘J-Flash ARM V4.28c’软件。



测试

结束烧录之后必须全部进行测试，防止漏烧，有需要可以记录MAC地址等

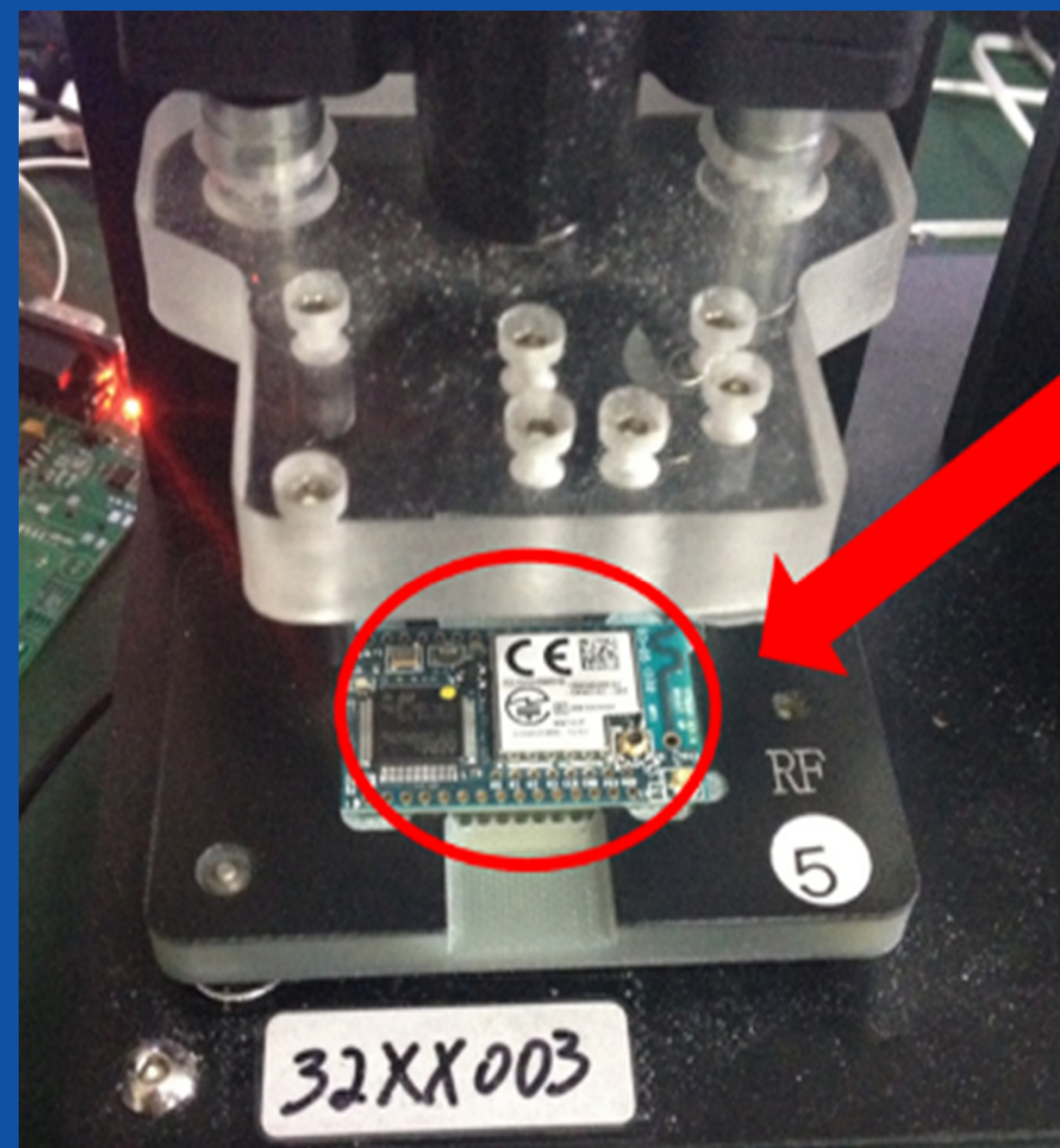
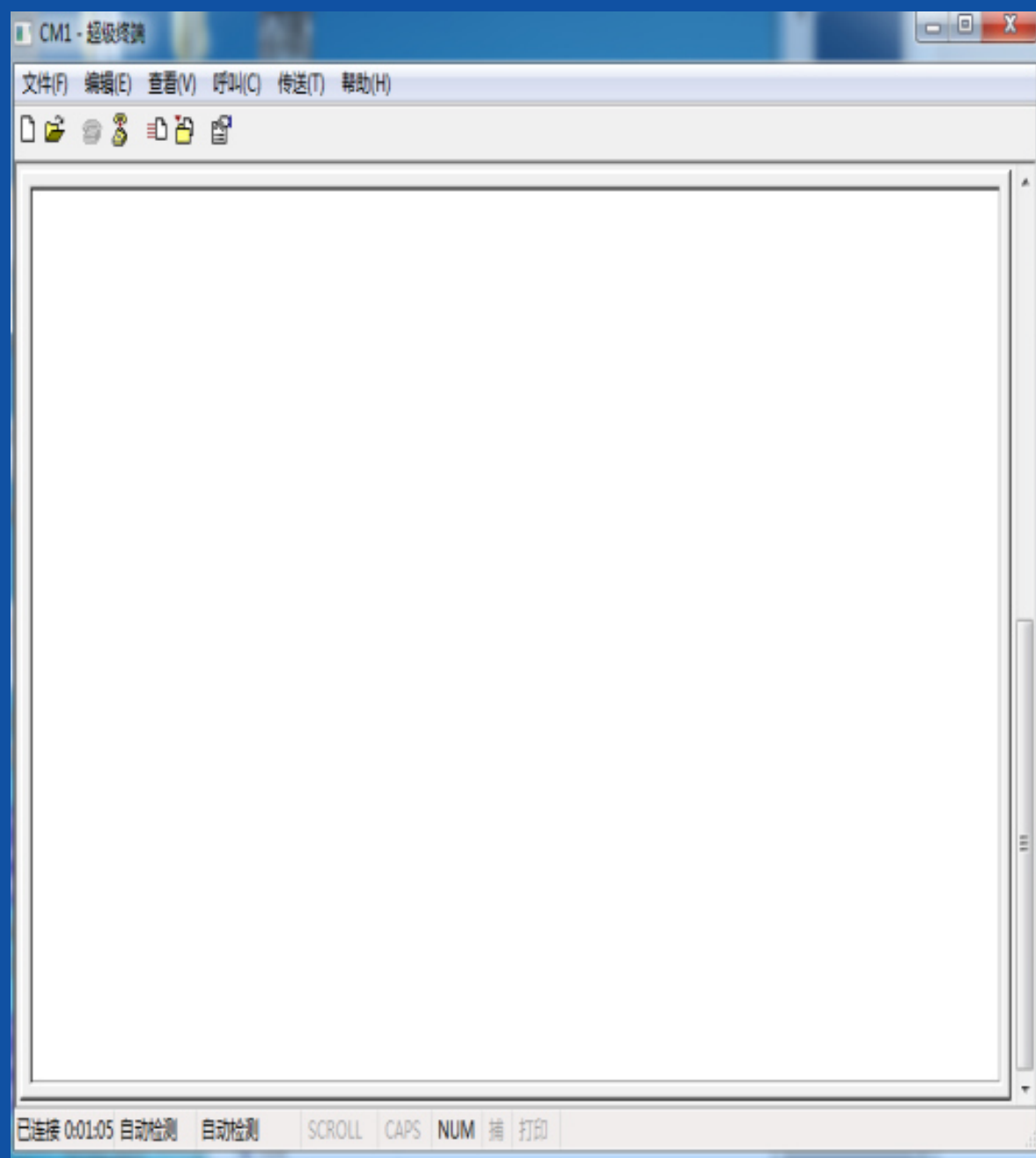


1.0 首先设置开发板，如下图所示，“BOOT”开关为“L”将“STATUS”开关拨至“L”档，“STANDBY”和“SLEEP”开关为“H”。



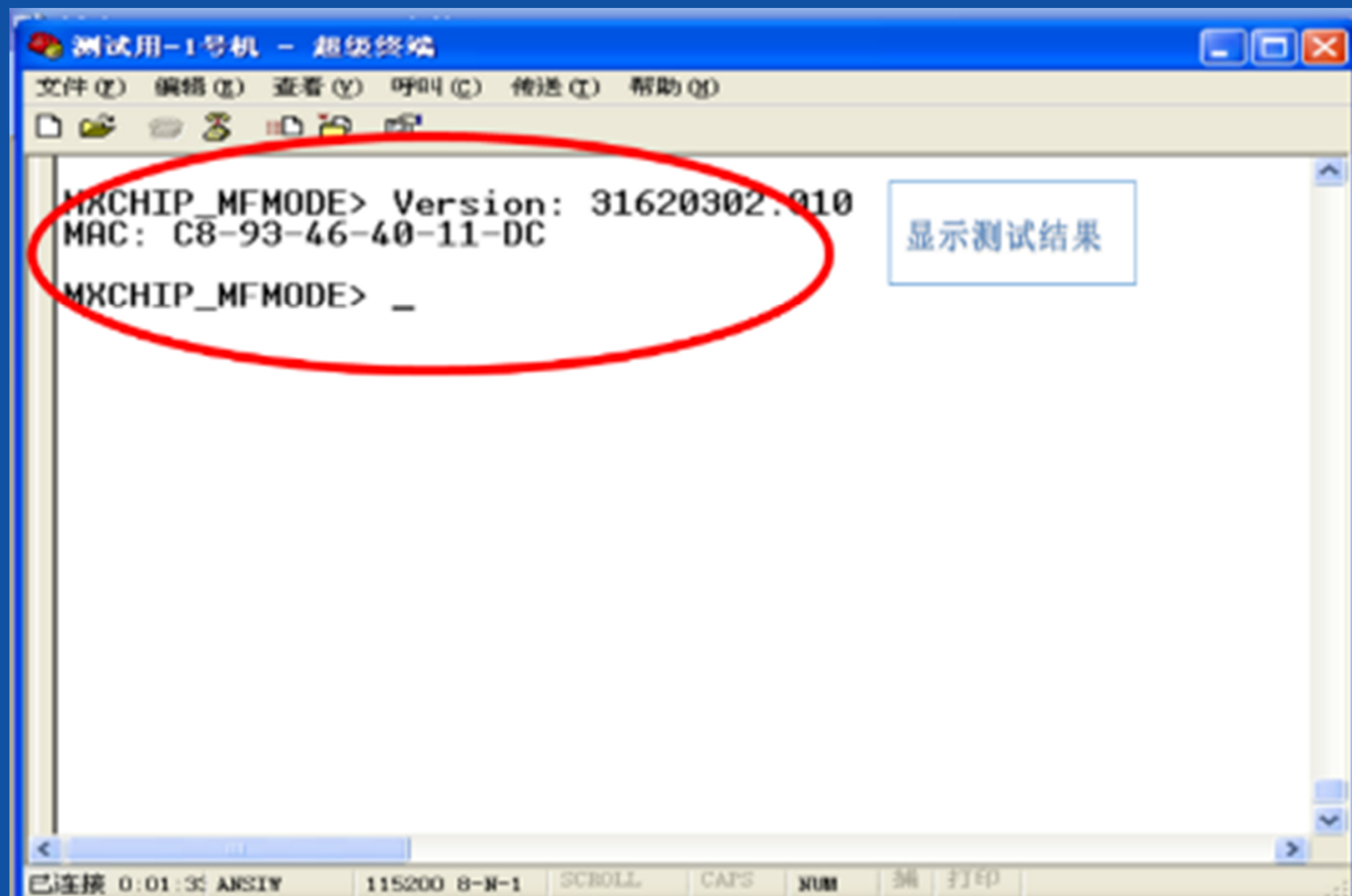


2.0 打开测试软件，超级终端，即我们在软件安装已经设置好的那个软件。然后放置测试模块如图所示。





3.0把开发板开关打开，摁下开发板上的RESET键（有时候可以不用，直接回跳出测试结果），红圈以表示出来。并记录该MAC地址。（Version是烧录版本，MAC后面的是地址）记录好了之后，在工装上更换下一模块就行。这一步可以判断版本是否正确，烧录程序地址是否正确。减小问题的发生概率。





4.0 检测wifi信号

在检测MAC地址的窗口中，输入ssid+空格（注意大小写）然后enter就可以查看周围wifi热点，如下。SSID后为AP名称，RSSI后为信号强度。（前提是固件中必须先写入了该代码或者自动跳出）

```
MXCHIP_MFMODE> ssid
Scan AP Success:
SSID: MXCHIP-811-2, RSSI: 100
SSID: MXHCIP-811-1, RSSI: 35
SSID: MXCHIP_Guest, RSSI: 52
SSID: TP-LINK_9CF4, RSSI: 32
SSID: Winpal-Office, RSSI: 35
SSID: 360WiFi-0015, RSSI: 0
SSID: NETGEAR, RSSI: 12
SSID: MXCHIP_41C6D4, RSSI: 40
```



谢谢!
thanks!